ESPOCH

Escuela Superior Politécnica de Chimborazo

RESUMEN HOJA DE VIDA - CV

DATOS PERSONALES



CÉDULA: 0601572860

NOMBRES: WILSON OSWALDO

APELLIDOS: BALDEON LOPEZ

CORREO INSTITUCIONAL: wbaldeon@espoch.edu.ec

INSTRUCCIÓN FORMAL

TITULO	INSTITUCIÓN	NIVEL
MASTER EN DISEÑO DE SISTEMAS ELECTRONICOS MENCION: SISTEMAS ELECTRONICOS PROGRAMABLES PARA APLICACIONES ESPECIFICAS	UNIVERSIDAD TECNOLOGICA DE LA HABANA JOSE ANTONIO ECHEVERRIA	CUARTO NIVEL
MAGISTER EN GESTION ACADEMICA UNIVERSITARIA	UNIVERSIDAD NACIONAL DE CHIMBORAZO	CUARTO NIVEL
MASTER EN INFORMATICA EDUCATIVA Y MULTIMEDIOS MENCION DIRECCION DE INFORMATICA	LOS LAGOS OSORNO CHILE	CUARTO NIVEL
INGENIERO EN ELECTRICIDAD ESPECIALIZACION ELECTRONICA	ESCUELA SUPERIOR POLITECNICA DEL LITORAL	TERCER NIVEL
DIPLOMADO SUPERIOR EN PEDAGOGIA UNIVERSITARIA	UNIVERSIDAD NACIONAL DE CHIMBORAZO	CUARTO NIVEL

ASIGNATURAS IMPARTIDAS EN LA ESPOCH

CARRERA	ASIGNATURAS
CICLO DE FORMACION BASICA	ANALISIS DE SENALES
CICLO DE FORMACION BASICA	REDES DE COMPUTADORES
CICLO DE FORMACION BASICA	SISTEMAS DIGITALES II
ELECTRICIDAD	SISTEMAS DIGITALES
INGENIERIA ELECTRONICA Y COMPUTACION	REDES DE COMPUTADORES 1
INGENIERIA ELECTRONICA Y COMPUTACION	SISTEMAS DIGITALES 2
INGENIERIA ELECTRONICA Y COMPUTACION	TRANSMISION DE DATOS
INGENIERIA EN ELECTRONICA, TELECOMUNICACIONES Y REDES	ANALISIS DE SENALES
INGENIERIA EN ELECTRONICA, TELECOMUNICACIONES Y REDES	HERRAMIENTAS EDA
INGENIERIA EN ELECTRONICA, TELECOMUNICACIONES Y REDES	LABORATORIO DE ELECTRONICA II
INGENIERIA EN ELECTRONICA, TELECOMUNICACIONES Y REDES	SISTEMAS DIGITALES II
INGENIERIA EN ELECTRONICA, TELECOMUNICACIONES Y REDES	VHDL
INGENIERIA EN ELECTRONICA CONTROL Y REDES INDUSTRIALES	ANALISIS DE SENALES
INGENIERIA EN ELECTRONICA CONTROL Y REDES INDUSTRIALES	HERRAMIENTAS EDA
INGENIERIA EN ELECTRONICA CONTROL Y REDES INDUSTRIALES	REDES DE COMPUTADORES
INGENIERIA EN ELECTRONICA CONTROL Y REDES INDUSTRIALES	SISTEMAS DIGITALES II
TELECOMUNICACIONES	ELECTRICIDAD Y ELECTROMAGNETISMO
TELECOMUNICACIONES	SISTEMAS DIGITALES II
TELECOMUNICACIONES	SOFTWARE PARA INGENIERIA
TELECOMUNICACIONES	TEORIA DE SEMICONDUCTORES
TELECOMUNICACIONES	TRABAJO DE INTEGRACION CURRICULAR
TELECOMUNICACIONES	TRABAJO DE TITULACION

TELEMATICA	SISTEMAS DIGITALES
TELEMATICA	TEORIA ELECTROMAGNETICA

PRODUCCIÓN ACADÉMICA/CIENTÍFICA REGISTRADA EN LA ESPOCH

TIPO	PUBLICACION	FECHA DE PUBLICACION	BASE INDEXADA
LIBRO	SISTEMAS DIGITALES SINCRÓNICOS Y VHDL - INTRODUCCIÓN A VHDL	2018/11/16	N/A
LIBRO	SISTEMAS DIGITALES SINCRÓNICOS Y VHDL - DISEÑO DE MÁQUINAS DE ESTADO ALGORÍTMICO CON VHDL	2018/11/16	N/A
LIBRO	SISTEMAS DIGITALES SINCRÓNICOS Y VHDL - LATCH Y FLIP-FLOP	2018/11/16	N/A
ARTICULO	SOFTWARE LIBRE EN LA ADMINISTRACIÓN PÚBLICA DE RIOBAMBA	2017/05/18	LATIN_INDEX
ARTICULO	IMPACTO DE LA ADMINISTRACION EN ENTORNOS VIRTUALES	2017/03/06	LATIN_INDEX
CONGRESO	SEMANA DE CIENCIA, TECNOLOGÍA E INNOVACIÓN 2015	2015/11/13	N/A

IDIOMAS

DESCRIPCIÓN	NIVEL HABLADO	NIVEL ESCRITO
ESPAÑOL	100	100
INGLÉS	90	100